1. **počítač eniac měl program uložen:**

0(a) v paměti

1(b) v zapojený­ přepínačů a kabelů

0(c) nikde

0(d) nebyl programovatelný

1. **logické elektronické obvody nerealizuje logická:**

0(a) proměnná

0(b) operace

0(c) funkce

1(d) algebry

1. **de morganovy zákony ří­kají­ (+ = log. součet, \* = log. součin, - = negace):**

0(a) x + x = x

1(b) -(x + y) = -x \* -y

0(c) --x = x

0(d) x + -x = 1

1. **log. operace implikace je nepravdivá když 1. a 2. operand jsou po řadí rovny:**

0(a) 0 a 0

0(b) 1 a 1

1(c) 1 a 0

0(d) 0 a 1

1. **piercova funkce (nor) je pravdivá, když oba operandy mají­ hodnotu:**

0(a) 1

1(b) 0

0(c) stejnou

0(d) různou

1. **úplná konjunktivní­ normální­ forma log. výrazu je všech log. proměnných nebo jejich negací logick:**

0(a) součet součtů

0(b) součet součinů

1(c) součin součtů

0(d) součin součinů

1. **karnaughova metoda (veitch diagram) slouží­ pro log. funkce k:**

0(a) vyhodnocení­

0(b) invertování

1(c) zjednodušení­ výrazu

0(d) převodu do normální­ formy

1. **minimální­ úplný systém log. funkcí­ je takový, který:**

0(a) obsahuje jen jednu log. funkci

0(b) obsahuje negaci

0(c) obsahuje shefferovu nebo piercovu funkci

1(d) nelze redukovat, aby zůstal úplný

1. **vstupy log. obvodů reprezentují­ log.:**

0(a) funkce

0(b) operace

0(c) hodnoty

1(d) proměnné

1. **komparátor je log. obvod, který:**

1(a) porovnává hodnoty na vstupech

0(b) přepí­ná na výstup hodnotu na jednom ze vstupů

0(c) nastaví­ na 1 jeden z výstupů podle hodnoty na vstupech

0(d) počítá impulsy na vstupu

1. **hodinový signál sekvenční­ho log. obvodu:**

0(a) definuje stav vstupů

0(b) definuje stav výstupů

0(c) mění­ funkci obvodu

1(d) synchronizuje obvod

1. **bistabilní­ klopné obvody mají­ stabilní­ stav(y):**

0(a) žádný

0(b) 1

1(c) 2

0(d) ví­ce než 2

1. **reprezentace čí­sel s fixní­ řádovou čárkou se nepouží­vá při:**

1(a) prezenci jednotky pro výpočty v reprezentaci čí­sel s plovoucí­ řádovou čárkou

0(b) absenci jednotky pro výpočty v reprezentaci čí­sel s plovoucí­ řádovou čárkou

0(c) prezenci jednotky pro výpočty s celými čí­sly

0(d) absenci jednotky pro výpočty s celými čí­sly

1. **(původní­) kódová tabulka ascii obsahuje znaků:**

0(a) 127

1(b) 128

0(c) 255

0(d) 256

1. **znaky české abecedy (jejich čí­sla) jsou kódování­m utf-8 kódovány do bytů počtu:**

0(a) 1

0(b) 1 nebo 2

1(c) 2

0(d) 1 až 3

1. **utf signatura, tzv. byte-order mark (bom), kód znaku "nedělitelná mezera nulové délky", je určena k rozlišení­ pořadí­ bytů u ví­cebajtových reprezentací­ znaků u kódování­:**

0(a) ascii

0(b) utf-7

0(c) utf-8

1(d) utf-16

1. **kód parity (paritní­ bit) je možné vypočí­tat z bitů dat pomocí­ log. operace:**

0(a) součtu

0(b) součinu

0(c) ekvivalence

1(d) nonekvivalence

1. **pří­kon dnešní­ch bězných desktopových pc je rámcově:**

0(a) do 10 w

0(b) 10 až 100 w

1(c) 100 až 1000 w

0(d) ví­c než 1000w

1. **taktovací­ frekvence procesoru je vzhledem k frekvenci operační­ paměti:**

1(a) větší­

0(b) menší­

0(c) stejná

0(d) větší­ nebo menší­ podle potřeby

1. **operační­ paměĺą je adresována po:**

0(a) bitech

1(b) bytech

0(c) čtyřbytech

0(d) kilobytech

1. **původně pouze pro čtení­ jsou paměti:**

1(a) rom

0(b) sram

0(c) dram

0(d) cache

1. **standard pro elektronické hudební­ nástroje je:**

0(a) lfe

0(b) mpeg

0(c) pcm

1(d) midi

1. **připojení­/odpojení­ diskového zaří­zení­ za chodu (tzv. hot plug) umožňuje rozhraní­/sběrnice:**

0(a) ide

0(b) eide

1(c) sata

0(d) scsi

1. **paritní­ bity dat z ví­ce disků ukládá stří­davě na všechny disky raid:**

0(a) 0

0(b) 1

0(c) 3

1(d) 5

1. **průměr klasického optického disku (cd, dvd) je v cm (přibližně):**

0(a) 8

1(b) 12

0(c) 15

0(d) 30

1. **katodovou trubici (elektronku) použí­vá technologie displeje:**

1(a) crt

0(b) lcd

0(c) plazmová

0(d) led

1. **tekuté krystaly použí­vá technologie displeje:**

0(a) crt

1(b) lcd

0(c) plazmová

0(d) led

1. **zásadní­ (tvoří­cí­ vlastní­ os) je část operační­ho systému (os):**

1(a) jádro

0(b) základní­ programy

0(c) uživatelské rozhraní­

0(d) bootloader

1. **ví­ceíşlohový není­ operační­ systém:**

0(a) ms windows

0(b) mac os x

0(c) gnu/linux

1(d) ms dos

1. **způsob přenosu dat pří­mo mezi vstupně/výstupní­m zaří­zení­m a operační­ pamětí­ se označuje:**

0(a) přerušení­

1(b) dma

0(c) mov

0(d) super i/o

1. **počí­tač eniac použí­val čí­selnou soustavu o základu:**

0(a) 2

0(b) 8

1(c) 10

0(d) 16

1. **mikroprocesor se datuje od roku:**

0(a) 1960

1(b) 1970

0(c) 1980

0(d) 1990

1. **pro všechny typy dat v počí­tači se použí­vá reprezentace:**

0(a) jakákoliv

0(b) symbolická

0(c) tabulková

1(d) binární­

1. **úplný systém log. funkcí­ netvoří­:**

0(a) všechny log. funkce

0(b) log. funkce, pomocí­ kterých lze vyjádřit jakoukoliv

0(c) všechny log. funkce dvou proměnných

1(d) všechny log. funkce jedné proměnné

1. **úplný systém log. funkcí­ není­:**

1(a) log. součet a součin

0(b) negace a log. součet

0(c) shefferova funkce

0(d) negace a implikace

1. **log. obvod s jední­m výstupem může realizovat:**

0(a) jednu konstantní­ log. funkci

1(b) jednu lib. log. funkci

0(c) lib. počet konstantní­ch log. funkcí­

0(d) lib. počet lib. log. funkcí­

1. **kombinační­m log. obvodem je:**

0(a) klopný obvod

1(b) bin. dekodér

0(c) čí­tač

0(d) registr

1. **záporná čí­sla jako log. negaci všech bitů zápisu absolutní­ hodnoty čí­sla ve dvojkové soustavě kóduje kód:**

0(a) pří­mý

0(b) aditivní­

1(c) inverzní­

0(d) doplňkový

1. **rozší­řená kódová tabulka ascii obsahuje znaků:**

0(a) 127

0(b) 128

0(c) 255

1(d) 256

1. **znaky všech abeced kóduje kódování­:**

0(a) rozší­řené ascii

1(b) unicode

0(c) rsa

0(d) c

1. **v operační­ch systémech firmy microsoft se použí­vá/použí­vají­ pro nový řádek znak/znaky:**

0(a) carriage return (cr), čí­slo d šestnáctkově

0(b) line feed (lf), čí­slo a šestnáctkově

1(c) cr+lf v tomto pořadí­

0(d) lf+cr v tomto pořadí­

1. **kódy kontrolní­ho součtu (checksum) nedetekují­ chyby:**

0(a) lichého počtu

0(b) přidání­ nenulového bloku dat

0(c) odebrání­ nenulového bloku dat

1(d) změny pořadí­ bloků dat

1. **technické vybavení­ počí­tače se označuje slovem:**

1(a) hardware

0(b) software

0(c) firmware

0(d) warez

1. **tzv. íşplná instrukční­ sada procesoru se označuje:**

0(a) fisc

0(b) disc

0(c) risc

1(d) cisc

1. **matematický koprocesor se označuje:**

0(a) mpu

0(b) cpu

1(c) fpu

0(d) gpu

1. **rysy instrukční­ sady risc se poprvé objevují­ u procesoru intel:**

1(a) 80486

0(b) pentium

0(c) pentium pro

0(d) core

1. **paměti flash jsou typu:**

0(a) prom

1(b) eeprom

0(c) sram

0(d) dram

1. **rozhraní­m/sběrnicí­ pro disková zaří­zení­ není­:**

0(a) ide

0(b) sata

0(c) scsi

1(d) raid

1. **klasický pevný disk (hdd) použí­vá způsob čtení­/zápisu dat:**

0(a) mechanický

1(b) magnetický

0(c) elektronický

0(d) optický

1. **přenosová rychlost cd disku je:**

0(a) desí­tky až stovky kb

1(b) stovky kb až jednotky mb

0(c) jednotky až desí­tky mb

0(d) stovky mb

1. **opakovaně přepisovat je možné cd disky formátu:**

0(a) žádného

0(b) cd-rom

0(c) cd-r

1(d) cd-rw

1. **jako s pevným diskem je možné zacházet s dvd médiem:**

0(a) žádným

0(b) dvd-rom

1(c) dvd-ram

0(d) dvd-rw

1. **svobodný (free) software je operační­ systém:**

1(a) gnu/linux

0(b) ms windows

0(c) unix

0(d) mac os x

1. **část virtuální­ paměti jinde než v operační­ paměti, typicky na pevném disku, se označuje jako:**

1(a) swapovací­ prostor

0(b) výpadek stránky

0(c) copy-on-write paměĺą

0(d) hard drive memory

1. **za první­ všeobecně použitelný počí­tač se považuje počí­tač:**

0(a) z-1

0(b) mark i

1(c) eniac

0(d) pdp-1

1. **operační­ paměť von neumannovy koncepce počí­tače není­:**

0(a) pří­tomna

0(b) pří­stupná pomocí­ adres

0(c) lineárně organizovaná

1(d) pouze pro data

1. **harwardská koncepce počí­tače umožňuje narozdí­l od von neumannovy:**

1(a) paralelní­ pří­stup k paměti

0(b) paralelní­ pří­stup k procesoru

0(c) paralelní­ pří­stup k počí­tači

0(d) paralelní­ pří­stup k uživateli

1. **lib. přirozené čí­slo (včetně 0) lze vyjádřit jako součet mocninné řady o základu:**

0(a) >= 0

0(b) >= 1

1(c) >= 2

0(d) žádném

1. **logická operace/funkce nabývá hodnot:**

1(a) 0 nebo 1

0(b) 0, 1 nebo žádné

0(c) lib. čí­selných

0(d) libovolných

1. **binární­ logika pracuje s hodnotami:**

0(a) lib. čí­selnými

1(b) 0 a 1

0(c) libovolnými

0(d) žádnými

1. **log. součin (and) je pravdivý, když oba operandy mají­ hodnotu:**

1(a) 1

0(b) 0

0(c) stejnou

0(d) různou

1. **log. operace ekvivalence je pravdivá, když oba operandy mají­ hodnotu:**

0(a) 1

0(b) 0

1(c) stejnou

0(d) různou

1. **log. operace jsou realizovány pomocí­ log.:**

0(a) procesorů

0(b) počí­tačů

1(c) hradel

0(d) tranzistorů

1. **stav na výstupu nezávisí­ na přechozí­ch stavech na vstupech u log. obvodů:**

1(a) kombinační­ch

0(b) sekvenční­ch

0(c) všech

0(d) žádných

1. **log. hodnotu z datového vstupu na výstup přepí­ná na základě stavu adresní­ho vstupu:**

0(a) komparátor

1(b) multiplexor

0(c) bin. dekodér

0(d) klopný obvod

1. **množina v počí­tači reprezentovaných celých čí­sel představuje:**

0(a) interval od nezáporného do kladného čí­sla

1(b) interval od záporného do kladného čí­sla

0(c) vybraná celá čí­sla

0(d) kombinace předchozí­ch

1. **(dvojkový) doplňkový kód kóduje záporná čí­sla jako log. negaci všech bitů zápisu ve dvojkové soustavě absolutní­ hodnoty čí­sla:**

1(a) po odečtení­ 1

0(b) po přičtení­ 1

0(c) s odečtení­m 1

0(d) nezměněné

1. **u reprezentace čí­sel s fixní­ řádovou čárkou je pevně zvolený max. počet platných (tj. reprezentovaných) čí­slic:**

0(a) všech

0(b) před i za čárkou

0(c) před čárkou

1(d) za čárkou

1. **vnitřní­ součásti počí­tače (bez zdroje) jsou pod napětí­m:**

0(a) 12 v a ví­ce stří­davě

0(b) 12 v a ví­ce stejnosměrně

0(c) 12 v a méně stří­davě

1(d) 12 v a méně stejnosměrně

1. **vnitřní­ sběrnicí­ na základní­ desce není­:**

0(a) pci

1(b) usb

0(c) agp

0(d) isa

1. **efektový procesor bývá součástí­ karty:**

0(a) grafické

0(b) sí­ĺąové

0(c) televizní­

1(d) zvukové

1. **součást klasického pevného disku (hdd), na kterou se zaznamenávají­ data, je:**

0(a) plošný spoj

0(b) integrovaný obvod

0(c) plastová páska

1(d) keramický kotouč

1. **analogové i digitální­ je rozhraní­/konektor displeje:**

0(a) hdmi

0(b) displayport

1(c) dvi

0(d) vga

1. **poměr stran u grafického rozlišení­ označovaného jako širokoúhlé je:**

0(a) 5:4

0(b) 4:3

1(c) 16:9

0(d) 2,35:1

1. **spuštěný program se označuje jako:**

1(a) proces

0(b) vlákno

0(c) aplikace

0(d) software

1. **základní­ koncepce technického provedení­ počí­tače je odvozena od počí­tače:**

0(a) eniac

0(b) intel 8086

1(c) ibm pc

0(d) ibm system/360

1. **autorem koncepce ří­zení­ počí­tače programem uloženým v paměti je:**

0(a) a. turing

0(b) c. shannon

0(c) h. aiken

1(d) j. von neumann

1. **děrné ští­tky se použí­valy v letech:**

0(a) dodnes

0(b) 80.-2000

1(c) 50.-70.

0(d) 20.-40.

1. **1 byte ma velikost:**

1(a) 8 bitů

0(b) 8 kilobitů

0(c) 32 bitů

0(d) 64 bitů

1. **programovací­ jazyk c vznikl na přelomu let:**

0(a) 60. a 70.

1(b) 70. a 80.

0(c) 80. a 90.

0(d) 90. a 200x

1. **jakoukoliv log. funkci lib. počtu proměnných lze vyjádřit pomocí­ log. funkcí­ proměnných počtu:**

0(a) 1

1(b) 2

0(c) 3

0(d) pouze stejného

1. **dvojkově desí­tkový kód (bcd) kóduje:**

0(a) čí­slo v desí­tkové soustavě do dvojkové soustavy

0(b) čí­slo ve dvojkové soustavě do desí­tkové soustavy

1(c) čí­slice čí­sla v desí­tkové soustavě do dvojkové soustavy

0(d) čí­slice čí­sla ve dvojkové soustavě do desí­tkové soustavy

1. **pozor:odčí­tání­ pomocí­ sčí­tání­ se záporným čí­slem je pří­mo možné s celými čí­sly v kódu:**

0(a) pří­mém

0(b) jedničkově doplňkovém

1(c) dvojkově doplňkovém

0(d) dvojkově desí­tkovém

1. **v reprezentaci čí­sel s fixní­ řádovou čárkou se pro základ b čí­selné soustavy reprezentace a počet n platných čí­slic za čárkou čí­slo ukládá:**

0(a) po vynásobení­ n^b

0(b) po vydělení­ n^b

1(c) po vynásobení­ b^n

0(d) po vydělení­ b^n

1. **utf-8 koduje do posloupností­ bytů délky):**

0(a) 1 až 2

0(b) 1 až 4

1(c) 1 až 6

0(d) 1 až 8

1. **s ascii je kompatibilní­:**

1(a) utf-8

0(b) utf-16

0(c) utf-32

0(d) utf-64

1. **kód liché parity (paritní­ bit) je roven 1 pro:**

0(a) lichý počet 0 v datech

0(b) lichý počet 1 v datech

0(c) sudý počet 0 v datech

1(d) sudý počet 1 v datech

1. **"bitovost" sběrnice udává její­ část:**

0(a) adresová

1(b) datová

0(c) ří­dí­cí­

0(d) všechny v součtu

1. **řadič diskových zaří­zení­ obsahuje můstek čipsetu:**

0(a) žádný

0(b) severní­

1(c) jižní­

0(d) oba

1. **disketa (floppy, fdd) použí­vá způsob čtení­/zápisu dat:**

0(a) mechanický

1(b) magnetický

0(c) elektronický

0(d) optický

1. **kapacita běžného cd disku je (přibližně):**

0(a) jednotky mb

1(b) stovky mb

0(c) jednotky gb

0(d) desí­tky gb

1. **se zaří­zení­m pero, popř. tzv. puk, se použí­vá:**

0(a) touchpad

0(b) trackpoint

0(c) trackball

1(d) tablet

1. **programy (součásti operační­ho systému) pro obsluhu a abstrakci vstupně/výstupní­ch zaří­zení­ počí­tače se označují­ jako:**

0(a) obslužné utility

0(b) administrační­ nástroje

0(c) firmware

1(d) ovladače zaří­zení­

1. **počí­tač eniac neobsahoval:**

0(a) relé

0(b) elektronky

0(c) přepí­nače

1(d) tranzistory

1. **integrovaný obvod se datuje od roku:**

0(a) 1949

1(b) 1959

0(c) 1969

0(d) 1979

1. **von neumannova koncepce počí­tače neobsahuje:**

1(a) skří­ň

0(b) operační­ paměĺą

0(c) vstupně/výstupní­ zaří­zení­

0(d) sběrnici

1. **disjunkce je:**

0(a) log. součin

1(b) log. součet

0(c) ekvivalence

0(d) shoda

1. **log. součet (or) a součin (and) nejsou:**

0(a) komutativní­

0(b) asociativní­

0(c) idempotentní­

1(d) inverzní­

1. **vlastnost absorpce znamená (+ = log. součet, \* = log. součin):**

0(a) x + y = y + x

0(b) x \* (y + z) = x \* y + x \* z

0(c) x + (y + z) = (x + y) + z

1(d) x \* (x + y) = x

1. **lib. log. obvod lze realizovat pomocí­ pouze hradel:**

0(a) or

1(b) nor

0(c) xor

0(d) xnor

1. **n-bitový log. obvod je log. obvod s:**

0(a) alespoň n vstupy

1(b) n-ticemi vstupů

0(c) alespoň n výstupy

0(d) n-ticemi výstupů

1. **předchozí­ hodnoty na vstupech sekvenční­ho log. obvodu jsou zachyceny:**

0(a) krystalem v obvodu

0(b) zapojení­m obvodu

1(c) aktuální­m stavem obvodu

0(d) pamětí­ obvodu

1. **synchronně ří­zený log. obvod je ří­zen signálem:**

1(a) hodinovým

0(b) na datových vstupech

0(c) na datových výstupech

0(d) náhodným

1. **jako pamět hodnoty dodané na vstupu slouží­ log. obvod:**

0(a) bin. dekodér

1(b) registr

0(c) čí­tač

0(d) multiplexor

1. **doplňkový kód kóduje nezáporná čí­sla:**

1(a) pří­mým kódem

0(b) aditivní­m kódem s nenulovou konstantou

0(c) stejně jako záporná

0(d) nijak

1. **reprezentace čí­sel s plovoucí­ řádovou čárkou použí­vá aritmetiku:**

0(a) pro celá čí­sla

0(b) pro racionální­ čí­sla

0(c) pro reprezentaci čí­sel s fixní­ řádovou čárkou

1(d) vlastní­

1. **kódování­ unicode obsahuje z kódování­ ascii:**

1(a) všechno

0(b) většinu

0(c) menšinu

0(d) nic

1. **nezávislé na "endianitě" systémů je ví­cebajtové kódování­:**

0(a) ascii

1(b) utf-8

0(c) utf-16

0(d) utf-32

1. **v unixových operační­ch systémech se použí­vá/použí­vají­ pro nový řádek znak/znaky:**

0(a) carriage return (cr), čí­slo d šestnáctkově

1(b) line feed (lf), čí­slo a šestnáctkově

0(c) cr+lf v tomto pořadí­

0(d) lf+cr v tomto pořadí­

1. **kód liché parity (paritní­ bit) je roven 0 pro:**

0(a) lichý počet 0 v datech

1(b) lichý počet 1 v datech

0(c) sudý počet 0 v datech

0(d) sudý počet 1 v datech

1. **samoopravným kódem je kód:**

0(a) parity

1(b) hammingův

0(c) kontrolní­ho součtu

0(d) crc

1. **bios je:**

0(a) hardware

0(b) software

1(c) firmware

0(d) počí­tač

1. **stav, když požadovaná data nejsou v cache, se označuje:**

0(a) cache hit

0(b) cachefault

1(c) cache miss

0(d) cacheloss

1. **obrazový výstup počí­tače zprostředkovává pří­davná karta:**

0(a) zvuková

1(b) grafická

0(c) multimediální­

0(d) sí­ĺąová

1. **přenosová rychlost dvd disku je:**

0(a) desí­tky až stovky kb

0(b) stovky kb až jednotky mb

1(c) jednotky až desí­tky mb

0(d) stovky mb

1. **na běžné klávesnici je kláves (přibližně):**

0(a) 60 až 90

1(b) 90 až 120

0(c) 120 až 150

0(d) ví­ce než 150

1. **maximální­ přenosová rychlost sběrnice usb 2.0 je (zhruba):**

0(a) jednotky mb/s

0(b) desí­tky mb/s

1(c) stovky mb/s

0(d) jednotky gb/s

1. **z jednoho programovací­ho jazyka do jiného přepisuje kód programu:**

0(a) přepisovač

0(b) programovač

1(c) překladač

0(d) interpret

1. **přepnutí­ spuštěného programu na jiný po vypršení­ jeho časového kvanta je v tzv. preemptivní­ch systémech zaří­zeno:**

0(a) přerušení­m programu uživatelem

0(b) volání­m systémové služby pro odevzdání­ procesoru programem

1(c) přerušení­m procesoru od časovače

0(d) přerušení­m vykonávání­ programu procesorem

1. **program použí­vá při pří­stupu do paměti adresu:**

0(a) fyzickou

0(b) lineární­

1(c) logickou

0(d) virtuální­

1. **část prostoru na disku, ve které se vytváří­ souborový systém, se označuje jako:**

0(a) diskový prostor

0(b) souborový systém

1(c) oddí­l/particie

0(d) žurnál

1. **vlastnost asociativita znamená (+ = log. součet, \* = log. součin):**

0(a) x + y = y + x

0(b) x \* (y + z) = x \* y + x \* z

1(c) x + (y + z) = (x + y) + z

0(d) x \* (x + y) = x

1. **úplná disjunktivní­ normální­ forma log. výrazu je všech log. proměnných nebo jejich negací­ logický:**

0(a) součet součtů

1(b) součet součinů

0(c) součin součtů

0(d) součin součinů

1. **pozor:logické obvody neobsahují­:**

1(a) přepí­nače

0(b) rezistory

0(c) tranzistory

0(d) integrované obvody

1. **výstup log. obvodů reprezentuje log.:**

1(a) výsledek funkce

0(b) operace

0(c) hodnoty

0(d) proměnné

1. **kombinační­m log. obvodem je:**

0(a) klopný obvod

0(b) čí­tač

0(c) registr

1(d) multiplexor

1. **ĺí­zení­ sekvenční­ho log. obvodu nebývá řešeno:**

0(a) úrovní signálu

0(b) hranou signálu

0(c) periodou signálu

1(d) prezencí­ signálu

1. **množina v počí­tači reprezentovaných čí­sel s řádovou čárkou představuje:**

1(a) interval racionální­ch čí­sel

0(b) vybraná racionální­ čí­sla

0(c) vybraná irracionální­ čí­sla

0(d) interval reálných čí­sel

1. **formát double reprezentace čí­sla s plovoucí­ řádovou čárkou podle normy ieee 754 má bitů:**

0(a) 16

0(b) 32

1(c) 64

0(d) 128

1. **znaky české abecedy (jejich čí­sla) jsou kódování­m utf-16 kódovány do bytů počtu:**

0(a) 1

0(b) 1 nebo 2

1(c) 2

0(d) 1 až 3

1. **samoopravné kódy slouží­ při přenosu dat k:**

1(a) opravě chyb vzniklých během přenosu

0(b) opravě kódování­ dat při jejich odesí­lání­

0(c) opravě dekódování­ dat při jeji pří­jmu

0(d) opravě přenosu dat

1. **k systémové sběrnici (tzv. front side bus) je připojen můstek čipsetu:**

0(a) žádný

1(b) severní­

0(c) jižní­

0(d) oba

1. **periodicky obnovovat uložená data je potřeba u pamětí­:**

0(a) rom

0(b) sram

1(c) dram

0(d) cache

1. **pro realizaci operační­ch pamětí­ se (nejčastěji) použí­vají­ paměti:**

0(a) prom

0(b) flash

0(c) sram

1(d) dram

1. **sektor na pevném disku má typicky velikost:**

1(a) 4 kb

0(b) 512 kb

0(c) 4 mb

0(d) 512 mb

1. **zřetězení­/prokládání­ dat na ví­ce pevných disků provádí­ raid:**

1(a) 0

0(b) 1

0(c) 3

0(d) 5

1. **na běžné klávesnici je kláves (přibližně):**

0(a) 60 až 90

1(b) 90 až 120

0(c) 120 až 150

0(d) ví­ce než 150

1. **sběrnice usb použí­vá topologii propojených zaří­zení­:**

0(a) hvězdicovou

0(b) kruhovou

0(c) polygonální­

1(d) stromovou

1. **operační­ systém (na pc) je:**

0(a) hardware

1(b) software

0(c) firmware

0(d) warez

1. **vznik operační­ho systému unix se datuje do let:**

0(a) konec 50.

1(b) konec 60.

0(c) konec 70.

0(d) konec 80.

1. **přidělování­ procesoru spuštěným programům (jejich přepí­nání­) se stará část (jádra) operační­ho systému zvaná:**

0(a) alokátor

0(b) přepí­nač

0(c) přidělovač

1(d) plánovač

1. **počí­tače apple macintosh se datují­ od roku:**

0(a) 1974

1(b) 1984

0(c) 1994

0(d) 2004

1. **pořadí­ vykonávání­ instrukcí­ dle von neumannovy koncepce počí­tače je (až na výjimky):**

1(a) sekvenční­

0(b) po blocí­ch

0(c) určeno každou instrukcí­

0(d) nedefinované

1. **vlastnost distributivita znamená (+ = log. součet, \* = log. součin):**

0(a) x + y = y + x

1(b) x \* (y + z) = x \* y + x \* z

0(c) x + (y + z) = (x + y) + z

0(d) x \* (x + y) = x

1. **na log. hodnotu 1 nastaví­ jeden z výstupů odpoví­dají­cí­ hodnotě na vstupu:**

0(a) komparátor

0(b) multiplexor

1(c) bin. dekodér

0(d) klopný obvod

1. **mezi alfanumerické znaky se neřadí­:**

0(a) pí­smena

0(b) cifry

0(c) matematické symboly

1(d) ří­dí­cí­ symboly

1. **v reprezentaci čí­sel s fixní­ řádovou čárkou jsou čí­sla reprezentována:**

0(a) jako zlomky

0(b) v semilogaritmickém tvaru

1(c) jako celá čí­sla

0(d) jako v reprezentaci čí­sel s plovoucí­ řádovou čárkou

1. **formát single (float) reprezentace čí­sla s plovoucí­ řádovou čárkou podle normy ieee 754 má bitů:**

0(a) 16

1(b) 32

0(c) 64

0(d) 128

1. **všechny znaky české abecedy neobsahuje rozší­řená kódová tabulka ascii:**

1(a) iso 8859-1 (iso latin 1)

0(b) iso 8859-2 (iso latin 2)

0(c) windows 1250

0(d) mac ce

1. **tzv. escape sekvence jsou posloupnosti znaků:**

0(a) esc, čí­slo 1b šestnáctkově

1(b) s první­m znakem esc a ostatní­mi lib. z ascii

0(c) s poslední­m znakem esc a ostatní­mi lib. z ascii

0(d) s první­m a poslední­m znakem esc a ostatní­mi lib. z ascii

1. **při detekční­m nebo samoopravném kódování­ dat pří­jemce testuje:**

0(a) přijaté bity kódu na 0

0(b) dekódované přijaté bity kódu na 0

1(c) z přijatých datových i kódových bitů vypočtený kód na 0

0(d) z přijatých datových a dekódovaných bitů kódu vypočtený kód na 0

1. **kód sudé parity (paritní­ bit) je roven 0 pro:**

0(a) lichý počet 0 v datech

0(b) lichý počet 1 v datech

0(c) sudý počet 0 v datech

1(d) sudý počet 1 v datech

1. **sběrnice (bus), např. na základní­ desce, je:**

0(a) diskové zaří­zení­

0(b) paměĺąový čip

0(c) periferie

1(d) soustava vodičů

1. **sběrnice (bus), např. na základní­ desce, je:**

0(a) diskové zaří­zení­

0(b) paměĺąový čip

0(c) periferie

1(d) soustava vodičů

1. **digitalizace analogového signálu zvuku se provádí­ pomocí­:**

1(a) vzorkování­

0(b) krokování­

0(c) sní­mání­

0(d) syntézování­

1. **u klávesnice se nepouží­vá (a nepouží­val) konektor/rozhraní­/sběrnice:**

1(a) paralelní­

0(b) din-5

0(c) ps/2

0(d) usb

1. **počí­tače ibm pc se datují­ od roku:**

0(a) 1961

0(b) 1971

1(c) 1981

0(d) 1991

1. **integrovaný obvod se datuje od roku:**

0(a) 1949

1(b) 1959

0(c) 1969

0(d) 1979

1. **mikropočí­tače sinclair zx 80, commodore c64, zx spectrum, atari st apod. se datují­ do let:**

0(a) 60.

0(b) 70.

1(c) 80.

0(d) 90.

1. **program dle von neumannovy koncepce počí­tače je:**

0(a) nabí­dka služeb

1(b) posloupnost instrukcí­

0(c) televizní­ stanice

0(d) nic

1. **činnost počí­tače dle von neumannovy koncepce počí­tače ří­dí­:**

1(a) řadič

0(b) řidič

0(c) vodič

0(d) von neumann

1. **elektronika digitální­ch zaří­zení­ je realizovaná stabilní­mi stavy:**

0(a) žádnými

0(b) jední­m

1(c) dvěma

0(d) deseti

1. **soudobé počí­tače použí­vají­ interně poziční­ čí­selnou soustavu:**

0(a) desí­tkovou

1(b) dvojkovou

0(c) šestnáctkovou

0(d) šedesátkovou

1. **log. funkce jsou realizovány pomocí­:**

0(a) analogových obvodů

1(b) logických obvodů

0(c) logických schémat

0(d) íşrovní­ el. napětí­

1. **hodnoty stavů na vstupech/výstupech log. obvodů reprezentují­ čí­sla:**

0(a) lib. reálná

0(b) lib. celá

0(c) 1 a -1

1(d) 1 a 0

1. **lib. log. obvod lze realizovat pomocí­ pouze hradel:**

1(a) nand

0(b) and

0(c) xor

0(d) not

1. **stav na výstupu nezávisí­ na budoucí­ch stavech na vstupech u log. obvodů:**

1(a) kombinační­ch

0(b) sekvenční­ch

0(c) všech

0(d) žádných

1. **srovnání­ dvou hodnot na vstupech provádí­:**

1(a) komparátor

0(b) multiplexor

0(c) bin. dekodér

0(d) klopný obvod

1. **monostabilní­ klopné obvody mají­ stabilní­ stav(y):**

0(a) žádné

1(b) 1

0(c) 2

0(d) ví­ce než 2

1. **použí­vaná vzorkovací­ frekvence při digitalizaci analogového signálu zvuku je v desí­tkách:**

0(a) hz

1(b) khz

0(c) mhz

0(d) ghz

1. **paměť boot rom na síťové kartě slouží­ k:**

0(a) připojení­ počí­tače do sí­tě

0(b) zapnutí­ počí­tače ze sí­tě

1(c) zavedení­ operační­ho systému ze sí­tě

0(d) monitorování­ počí­tače ze sí­tě

1. **k jednomu rozhraní­ ide je možné připojit diskových zaří­zení­:**

0(a) 1

0(b) 2

1(c) 4

0(d) 7

1. **paralelní­ rozhraní­/port použí­vá konektor:**

0(a) vga15

0(b) cannon 9

1(c) cannon 25

0(d) ps/2

1. **vyří­zení­ požadavku na vstupně/výstupní­ zaří­zení­ ze strany procesoru je řešeno:**

0(a) čekání­m procesoru

0(b) periodickým testování­ procesoru

1(c) přerušení­m procesoru

0(d) zastavení­m procesoru

1. **rozdělení­ paměti programu na kousky a jejich mapování­ do operační­ paměti se označuje jako:**

0(a) segmentace

1(b) stránkování­

0(c) fragmentace

0(d) virtuální­ paměĺą

1. **problém označovaný jako tzv. von neumann bottleneck řeší­:**

0(a) aspirin

0(b) nic

1(c) cache

0(d) procesor

1. **pozor: log. obvody nerealizují­ log.:**

1(a) proměnné

0(b) operace

0(c) funkce

0(d) algebry

1. **u sekvenční­ch log. obvodů nezávisí­ stavy na výstupech na stavech:**

1(a) předchozí­ch na vstupech

0(b) okamžitých na vstupech

0(c) předchozí­ch na výstupech

0(d) okamžitých na výstupech

1. **při sériovém přenosu jsou bity přenášeny:**

1(a) postupně v čase za sebou po jednom dat. vodiči

0(b) postupně v čase za sebou po ví­ce dat. vodičí­ch

0(c) zároveň v čase po jednom dat. vodiči

0(d) zároveň v čase po ví­ce dat. vodičí­ch

1. **doplňkový kód kóduje nezáporná čí­sla:**

1(a) pří­mým kódem

0(b) aditivní­m kódem s nenulovou konstantou

0(c) stejně jako záporná

0(d) nijak

1. **kódy pro znaky anglické abecedy (latinky) netvoří­ interval v kódování­:**

0(a) původní­m ascii

0(b) rozší­řeném ascii

0(c) utf

1(d) ebcdic

1. **první­ 32-bitový procesor itel je:**

0(a) 80286

1(b) 80386

0(c) 80486

0(d) pentium

1. **hyperthreading u procesoru znamená:**

0(a) dva procesory

0(b) dvě jádra

1(c) simulace dvou procesorů

0(d) dvě alu

1. **zrcadlení­ obsahu dvou disků provádí­ raid:**

0(a) 0

1(b) 1

0(c) 3

0(d) 5